

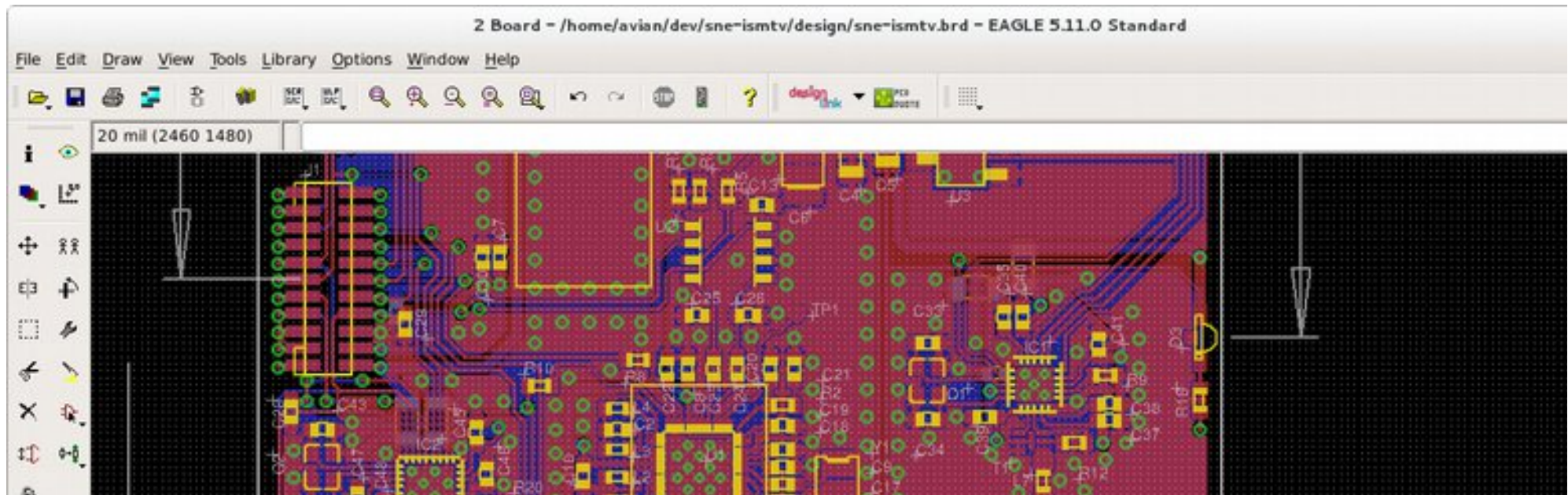
# “make all” in “git diff” za CadSoft Eagle

*Tomaz Šolc*  
*tomaz.solc@tablix.org*

<https://github.com/avian2/eagle-automation>

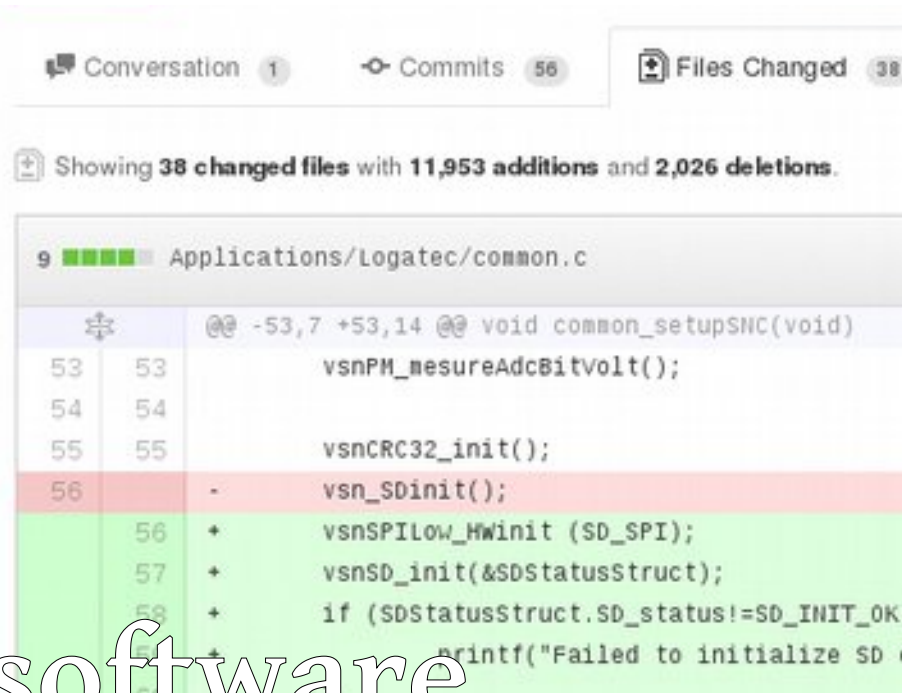
# CadSoft Eagle

- Risanje vezalnih načrtov, tiskanin, urejanje knjižnic elementov
- Relativno poceni (zastonj) lastniško orodje
- Amaterska/pol-profesionalna uporaba



# Pogoste operacije v OSH, 1

- Primerjava dveh različic dokumentov
  - nekdo prispeva spremembo (“patch”) na objavljeno shemo
  - skrbnik projekta mora preveriti, kakšne spremembe so bile dejansko vnešene (“diff”)

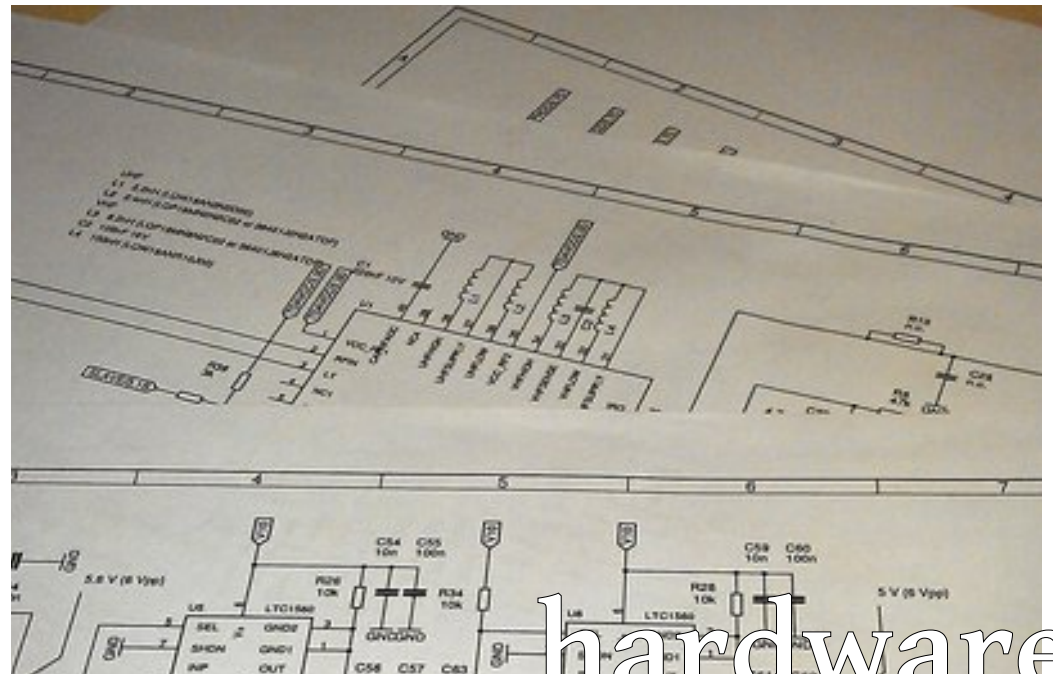


Conversation 1 Commits 56 Files Changed 38

Showing 38 changed files with 11,953 additions and 2,026 deletions.

```
9 Applications/Logatec/common.c
@@ -53,7 +53,14 @@ void common_setupSNC(void)
53 53     vsnPH_mesureAdcBitvolt();
54 54
55 55     vsnCrc32_init();
56 - vsn_SDinit();
56 + vsnSPIlow_Hwinit (SD_SPI);
57 + vsnSD_init(&SDstatusStruct);
58 + if (SDstatusStruct.SD_status!=SD_INIT_OK)
59 +     printf("Failed to initialize SD c
```

software



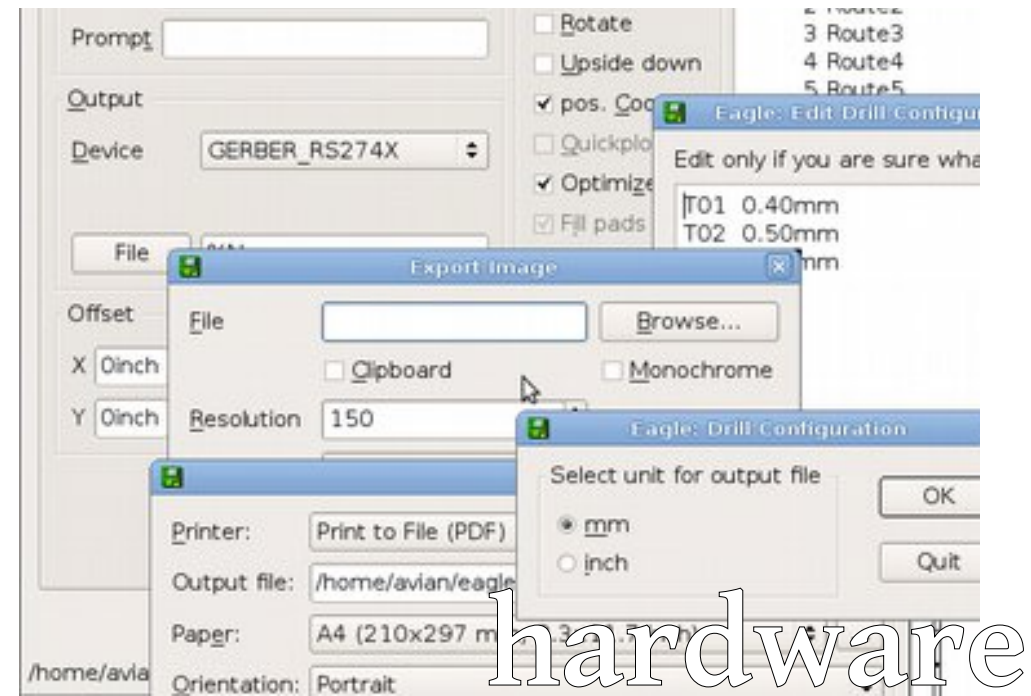
hardware

# Pogoste operacije v OSH, 2

- Priprava dokumentacije za proizvodnjo
  - pri izdelavi fizičnega izdelka je potrebno izvirne datoteke (“source”) pretvoriti v obliko, ki jo razumejo proizvajalci
  - Gerber, Excellon, pick&place, PDF za arhiv, ...

```
avian@e6-tsolc: ~/dev/vesn
n@e6-tsolc:~/dev/vesna-drivers$ make
```

software



# eagle-automation

<https://github.com/avian2/eagle-automation>

- Python in command-line wrapper
  - *eaglediff* – vizualna primerjava za sheme in tiskanine, kompatibilen z git-difftool
  - *eagleexport* – izvoz Eagle datotek v Gerber, Excellon, ... iz ukazne vrstice
  - ...
- Primer projekta z *Makefile*
- Eagle 5.11 (!)

**Demo**

# Vprašanja?

<https://github.com/avian2/eagle-automation>

*Tomaz Šolc*  
*tomaz.solc@tablix.org*

*<http://www.tablix.org/~avian/blog/>*